

C'è una sola risposta corretta per ogni domanda
Usare lo spazio bianco sul retro del foglio per appunti, se serve

ADD \$0x0001, %BX
JO dopo

1) Il codice Assembler scritto sopra salta all'etichetta dopo se prima della ADD il registro conteneva

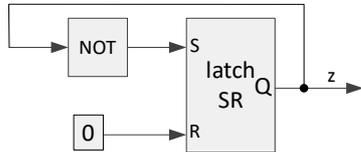
- a) 0xFFFF
- b) 0x7FFF
- c) 0x8000
- d) Nessuna delle precedenti

2) Sia $X = 5332$ la rappresentazione in complemento alla radice di un numero intero x in base 6. Ciò significa che x è un numero

- a) positivo, rappresentabile anche su tre cifre
- b) positivo, ma non rappresentabile su tre cifre
- c) negativo, rappresentabile anche su tre cifre
- d) negativo, ma non rappresentabile su tre cifre

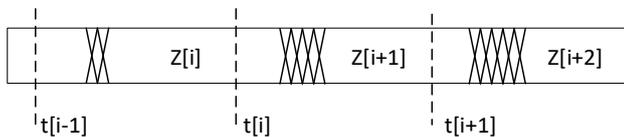
3) La rete combinatoria che stabilisce se la condizione di un salto condizionato è vera ha come ingressi:

- a) SOURCE e OPCODE
- b) F e OPCODE
- c) F e SOURCE
- d) Nessuna delle precedenti



4) Nel circuito sopra disegnato, l'uscita z:

- a) Oscilla indefinitamente
- b) Si stabilizza ad un valore che dipende da quello impostato al reset iniziale
- c) Si stabilizza ad 1
- d) Nessuna delle precedenti



5) La temporizzazione sopra disegnata riguarda lo stato di uscita di una rete sincronizzata. Tale rete è:

- a) Di Moore o di Mealy
- b) Di Moore o di Mealy ritardato
- c) Di Mealy o di Mealy ritardato
- d) Nessuna delle precedenti

6) La funzione $f: \mathbb{Z} \rightarrow \mathbb{N}$, $f(a) = |a|_\beta$, con $\beta \in \mathbb{N}$, è:

- a) biunivoca
- b) monotona crescente
- c) monotona decrescente
- d) nessuna delle precedenti

7) La rete che calcola il complemento di un numero è una barriera di NOT

- a) Se il numero è rappresentato in base 2
- b) In base 2, oppure in base 10 in codifica BCD
- c) Qualunque sia la base e la codifica usata
- d) Nessuna delle precedenti

```
S0: [...] OUT<=elaborazione; WAIT<=10;
      STAR<=S1; [...]
S1: [...] WAIT<=WAIT-1; STAR<=(WAIT==0)?S0:S1;
      [...]
```

8) Il registro OUT sostiene un'uscita della rete. Nella porzione di descrizione scritta sopra, tale uscita resta costante per:

- a) 10 clock
- b) 11 clock
- c) 12 clock
- d) Nessuna delle precedenti

9) In Assembler, per scambiare il contenuto di due registri generali

- a) è indispensabile usare un terzo registro di appoggio
- b) è indispensabile passare dalla pila
- c) sono necessarie due istruzioni
- d) nessuna delle precedenti

10) Per un consumatore con handshake /dav-rfd, la configurazione di linee di handshake durante la quale il dato in ingresso è certamente corretto è:

- a) /dav=1, rfd=1
- b) /dav=0, rfd=1
- c) /dav=0, rfd=0
- d) /dav=1, rfd=0



Domande di Reti Logiche – compito del 10/09/2024

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

<https://forms.gle/xYinTRH7VWdnDStB9>

<https://tinyurl.com/3j93vwre>

♥ - *cuori*

Barrare **una sola risposta** per domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

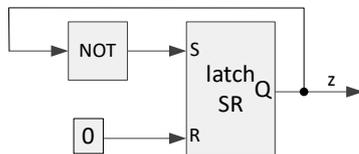
Usare lo spazio bianco sul retro del foglio per appunti, se serve

ADD \$0x0001, %BX
JO dopo

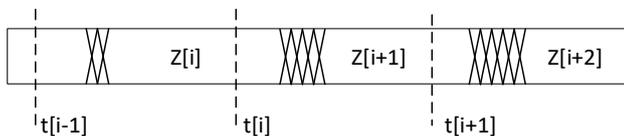
- 1) Il codice Assembler scritto sopra salta all'etichetta dopo se prima della ADD il registro conteneva
- 0xFFFF
 - 0x7FFF
 - 0x8000
 - Nessuna delle precedenti

- 2) Sia $X = 5332$ la rappresentazione in complemento alla radice di un numero intero x in base 6. Ciò significa che x è un numero
- positivo, rappresentabile anche su tre cifre
 - positivo, ma non rappresentabile su tre cifre
 - negativo, rappresentabile anche su tre cifre
 - negativo, ma non rappresentabile su tre cifre

- 3) La rete combinatoria che stabilisce se la condizione di un salto condizionato è vera ha come ingressi:
- SOURCE e OPCODE
 - F e OPCODE
 - F e SOURCE
 - Nessuna delle precedenti



- 4) Nel circuito sopra disegnato, l'uscita z:
- Oscilla indefinitamente
 - Si stabilizza ad un valore che dipende da quello impostato al reset iniziale
 - Si stabilizza ad 1
 - Nessuna delle precedenti



- 5) La temporizzazione sopra disegnata riguarda lo stato di uscita di una rete sincronizzata. Tale rete è:
- Di Moore o di Mealy
 - Di Moore o di Mealy ritardato
 - Di Mealy o di Mealy ritardato
 - Nessuna delle precedenti

- 6) La funzione $f: \mathbb{Z} \rightarrow \mathbb{N}$, $f(a) = |a|_\beta$, con $\beta \in \mathbb{N}$, è:
- biunivoca
 - monotona crescente
 - monotona decrescente
 - nessuna delle precedenti

- 7) La rete che calcola il complemento di un numero è una barriera di NOT
- Se il numero è rappresentato in base 2
 - In base 2, oppure in base 10 in codifica BCD
 - Qualunque sia la base e la codifica usata
 - Nessuna delle precedenti

```
S0: [...] OUT<=elaborazione; WAIT<=10;
      STAR<=S1; [...]
S1: [...] WAIT<=WAIT-1; STAR<=(WAIT==0)?S0:S1;
      [...]
```

- 8) Il registro OUT sostiene un'uscita della rete. Nella porzione di descrizione scritta sopra, tale uscita resta costante per:
- 10 clock
 - 11 clock
 - 12 clock
 - Nessuna delle precedenti

- 9) In Assembler, per scambiare il contenuto di due registri generali

- è indispensabile usare un terzo registro di appoggio
- è indispensabile passare dalla pila
- sono necessarie due istruzioni
- nessuna delle precedenti

- 10) Per un consumatore con handshake /dav-rfd, la configurazione di linee di handshake durante la quale il dato in ingresso è certamente corretto è:

- /dav=1, rfd=1
- /dav=0, rfd=1
- /dav=0, rfd=0
- /dav=1, rfd=0



Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

<https://forms.gle/xYinTRH7VWdnDStB9>

<https://tinyurl.com/3j93vwre>

◆ - *quadri*

Barrare **una sola risposta** per domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

Usare lo spazio bianco sul retro del foglio per appunti, se serve

ADD \$0x0001, %BX
JO dopo

1) Il codice Assembler scritto sopra salta all'etichetta dopo se prima della ADD il registro conteneva

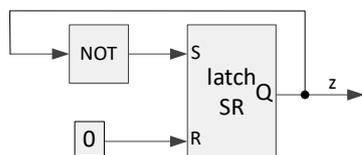
- a) 0xFFFF
- b) 0x7FFF
- c) 0x8000
- d) Nessuna delle precedenti

2) Sia $X = 5332$ la rappresentazione in complemento alla radice di un numero intero x in base 6. Ciò significa che x è un numero

- a) positivo, rappresentabile anche su tre cifre
- b) positivo, ma non rappresentabile su tre cifre
- c) negativo, rappresentabile anche su tre cifre
- d) negativo, ma non rappresentabile su tre cifre

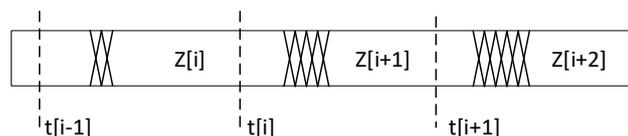
3) La rete combinatoria che stabilisce se la condizione di un salto condizionato è vera ha come ingressi:

- a) SOURCE e OPCODE
- b) F e OPCODE
- c) F e SOURCE
- d) Nessuna delle precedenti



4) Nel circuito sopra disegnato, l'uscita z:

- a) Oscilla indefinitamente
- b) Si stabilizza ad un valore che dipende da quello impostato al reset iniziale
- c) Si stabilizza ad 1
- d) Nessuna delle precedenti



5) La temporizzazione sopra disegnata riguarda lo stato di uscita di una rete sincronizzata. Tale rete è:

- a) Di Moore o di Mealy
- b) Di Moore o di Mealy ritardato
- c) Di Mealy o di Mealy ritardato
- d) Nessuna delle precedenti

6) La funzione $f: \mathbb{Z} \rightarrow \mathbb{N}$, $f(a) = |a|_\beta$, con $\beta \in \mathbb{N}$, è:

- a) biunivoca
- b) monotona crescente
- c) monotona decrescente
- d) nessuna delle precedenti

7) La rete che calcola il complemento di un numero è una barriera di NOT

- a) Se il numero è rappresentato in base 2
- b) In base 2, oppure in base 10 in codifica BCD
- c) Qualunque sia la base e la codifica usata
- d) Nessuna delle precedenti

```
S0: [...] OUT<=elaborazione; WAIT<=10;
      STAR<=S1; [...]
```

```
S1: [...] WAIT<=WAIT-1; STAR<=(WAIT==0)?S0:S1;
      [...]
```

8) Il registro OUT sostiene un'uscita della rete. Nella porzione di descrizione scritta sopra, tale uscita resta costante per:

- a) 10 clock
- b) 11 clock
- c) 12 clock
- d) Nessuna delle precedenti

9) In Assembler, per scambiare il contenuto di due registri generali

- a) è indispensabile usare un terzo registro di appoggio
- b) è indispensabile passare dalla pila
- c) sono necessarie due istruzioni
- d) nessuna delle precedenti

10) Per un consumatore con handshake /dav-rfd, la configurazione di linee di handshake durante la quale il dato in ingresso è certamente corretto è:

- a) /dav=1, rfd=1
- b) /dav=0, rfd=1
- c) /dav=0, rfd=0
- d) /dav=1, rfd=0



Domande di Reti Logiche – compito del 10/09/2024

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

<https://forms.gle/xYinTRH7VWdnDStB9>

<https://tinyurl.com/3j93vwre>

♣ - *fiori*

Barrare **una sola risposta** per domanda

Il punteggio finale è $-1 \times (\text{n. di risposte errate} + \text{n. domande lasciate in bianco})$

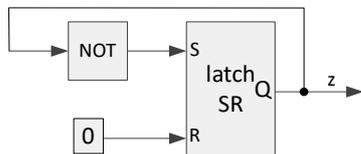
Usare lo spazio bianco sul retro del foglio per appunti, se serve

ADD \$0x0001, %BX
JO dopo

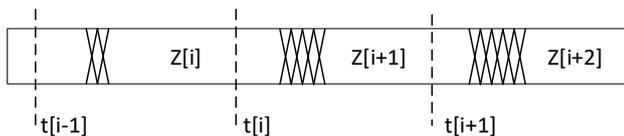
- 1) Il codice Assembler scritto sopra salta all'etichetta dopo se prima della ADD il registro conteneva
- 0xFFFF
 - 0x7FFF
 - 0x8000
 - Nessuna delle precedenti

- 2) Sia $X = 5332$ la rappresentazione in complemento alla radice di un numero intero x in base 6. Ciò significa che x è un numero
- positivo, rappresentabile anche su tre cifre
 - positivo, ma non rappresentabile su tre cifre
 - negativo, rappresentabile anche su tre cifre
 - negativo, ma non rappresentabile su tre cifre

- 3) La rete combinatoria che stabilisce se la condizione di un salto condizionato è vera ha come ingressi:
- SOURCE e OPCODE
 - F e OPCODE
 - F e SOURCE
 - Nessuna delle precedenti



- 4) Nel circuito sopra disegnato, l'uscita z:
- Oscilla indefinitamente
 - Si stabilizza ad un valore che dipende da quello impostato al reset iniziale
 - Si stabilizza ad 1
 - Nessuna delle precedenti



- 5) La temporizzazione sopra disegnata riguarda lo stato di uscita di una rete sincronizzata. Tale rete è:
- Di Moore o di Mealy
 - Di Moore o di Mealy ritardato
 - Di Mealy o di Mealy ritardato
 - Nessuna delle precedenti

- 6) La funzione $f: \mathbb{Z} \rightarrow \mathbb{N}$, $f(a) = |a|_\beta$, con $\beta \in \mathbb{N}$, è:
- biunivoca
 - monotona crescente
 - monotona decrescente
 - nessuna delle precedenti

- 7) La rete che calcola il complemento di un numero è una barriera di NOT
- Se il numero è rappresentato in base 2
 - In base 2, oppure in base 10 in codifica BCD
 - Qualunque sia la base e la codifica usata
 - Nessuna delle precedenti

```
S0: [...] OUT<=elaborazione; WAIT<=10;
      STAR<=S1; [...]
S1: [...] WAIT<=WAIT-1; STAR<=(WAIT==0)?S0:S1;
      [...]
```

- 8) Il registro OUT sostiene un'uscita della rete. Nella porzione di descrizione scritta sopra, tale uscita resta costante per:
- 10 clock
 - 11 clock
 - 12 clock
 - Nessuna delle precedenti

- 9) In Assembler, per scambiare il contenuto di due registri generali
- è indispensabile usare un terzo registro di appoggio
 - è indispensabile passare dalla pila
 - sono necessarie due istruzioni
 - nessuna delle precedenti

- 10) Per un consumatore con handshake /dav-rfd, la configurazione di linee di handshake durante la quale il dato in ingresso è certamente corretto è:
- /dav=1, rfd=1
 - /dav=0, rfd=1
 - /dav=0, rfd=0
 - /dav=1, rfd=0



Domande di Reti Logiche – compito del 10/09/2024

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (i due link sono equivalenti):

<https://forms.gle/xYinTRH7VWdnDStB9>

<https://tinyurl.com/3j93vwre>

♠ - *picche*